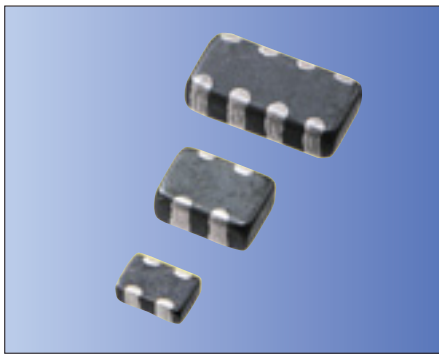


積層セラミックチップバリスタ MGシリーズ



RoHS対応品

MGシリーズ2連/4連チップバリスタアレイは、保護素子が回路基板で占める実装面積、実装コスト、部品調達コストの低減を指向した製品です。同一定数の素子が集中するI/Oライン、携帯端末のプログラミングポートなどの保護素子として適しています。また、4連を並列接続することにより、20pF以下という低容量値で0.2Jというエネルギー耐量が確保できることから、セルラーRFアンプ増幅回路など高速データラインの保護にご使用いただけます。

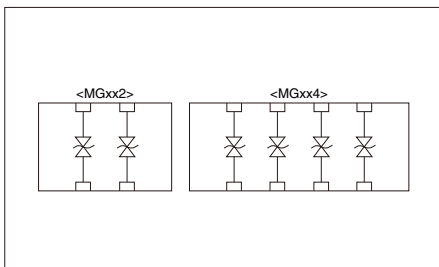
■特長

- 低占有面積
- 低容量

■用途

- コンピュータのESD(静電放電)およびI/Oの保護
- 車載エレクトロニクス系の過電圧保護
- 静電放電/電磁気パルス保護
- データ・ライン保護
- 通信機過電圧保護
- 航空機器過電圧保護

■等価回路



■品名表示方法

MG 06 4 S 14 A 300 R P
 ① ② ③ ④ ⑤ ⑥ ⑦ ⑧ ⑨

①シリーズ名(MG:多連チップ)

②形式

04	1.0×1.37mm	05	1.25×2.0mm
06	1.6×3.2mm		

③素子数

2	2素子
4	4素子

④容量仕様

S	標準容量タイプ
L	低容量タイプ

⑤定格電圧(VDC)

05	5.6	14	14.0
09	9.0	18	18.0

⑥エネルギー耐量(J)

A	0.1	X	0.05
V	0.02		

⑦クランプ電圧(V)

150	18.0	400	42.0
200	22.0	500	50.0
300	32.0		

⑧包装数量(個)

R	4,000
---	-------

⑨端子電極

P	Snメッキ
---	-------

※7インチリール

■MGシリーズ

品番	定格電圧		降伏電圧		クランプ電圧		エネルギー耐量	漏れ電流	ピーク電流	静電容量	サイズ	素子数
	V _w (DC)	V _w (AC)	V _B	公差	V _c	I _{vc}						
	V	V _{rms}	V	%	V	A						
MG042S05X150	5.6	4	8.5	±20%	18	1	0.05	35	15	300	1014	2
MG042L14V400	14	10	18.5	±12%	32	1	0.02	15	15	45	1014	2
MG042L18V500	18	14	N/A		50	1	0.02	10	15	40	1014	2
MG052S05A150	5.6	4	8.5	±20%	18	1	0.1	35	30	825	1220	2
MG052S09A200	9	6.4	12.7	±15%	22	1	0.1	25	30	550	1220	2
MG052S14A300	14	10	19.5	±12%	32	1	0.1	15	30	425	1220	2
MG052S18A400	18	14	25.5	±10%	42	1	0.1	10	30	225	1220	2
MG052L18X500	≤18	≤14	N/A		50	1	0.1	10	20	50	1220	2
MG064S05A150	5.6	4	8.5	±20%	18	1	0.1	35	30	825	1632	4
MG064S09A200	9	6.4	12.7	±15%	22	1	0.1	25	30	550	1632	4
MG064S14A300	14	10	19.5	±12%	32	1	0.1	15	30	425	1632	4
MG064S18A400	18	14	25.5	±10%	42	1	0.05	10	15	120	1632	4
MG064L18X500	≤18	≤14	N/A		50	1	0.1	10	20	75	1632	4

V_w(DC) : 直流定格電圧

V_w(AC) : 交流定格電圧

V_B : 降伏電圧(参考値@1mA_{dc})

V_c : クランプ電圧

I_{vc} : クランプ電圧試験電流(8×20μS)

E_T : エネルギー耐量(10×1000μS)

I_L : 最大漏れ電流

I_P : ピーク電流(8×20μS)

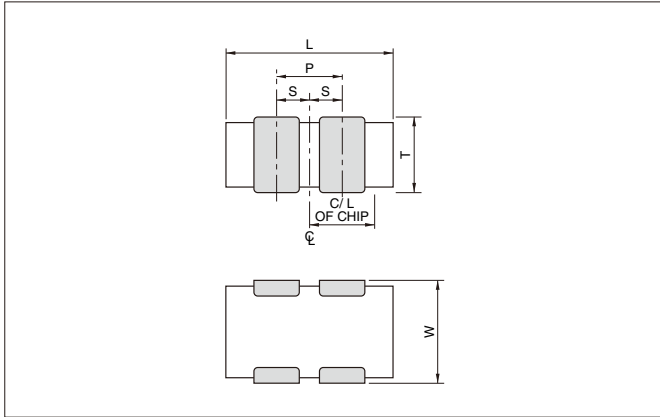
Cap : 参考容量値(1MHz, 0.5V_{rms})

積層セラミックチップバリスタ MGシリーズ

■形状・寸法

●2素子

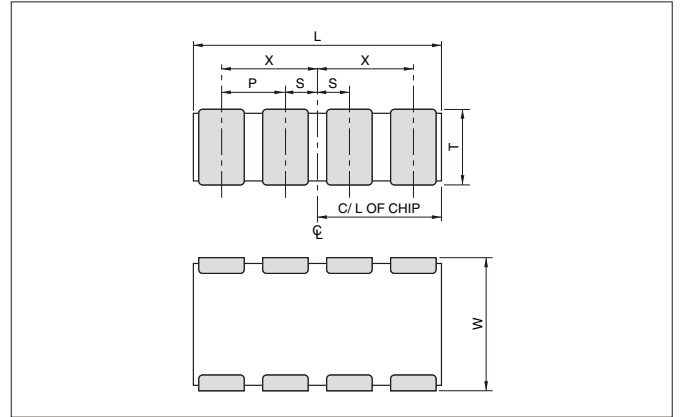
(単位: mm)



形式	L	W	T
MG04	1.37±0.15	1.00±0.15	0.66 max.
MG05	2.01±0.20	1.25±0.20	1.02 max.
	P	S	
MG04	0.64REF	0.32±0.10	
MG05	0.76REF	0.38±0.10	

●4素子

(単位: mm)

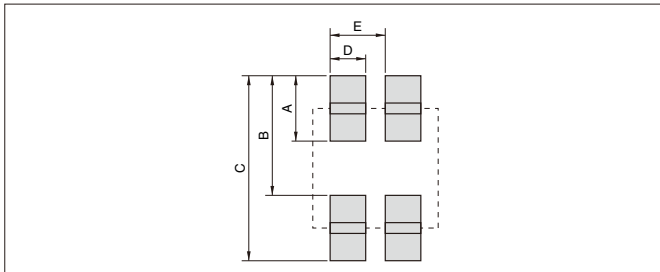


形式	L	W	T
MG06	3.20±0.20	1.60±0.20	1.22 max.
	P	X	S
MG06	0.76REF	1.14±0.10	0.38±0.10

■推奨ランドパターン

●2素子

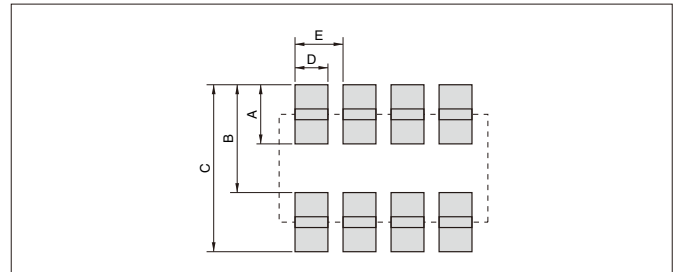
(単位: mm)



形式	A	B	C	D	E
MG04	0.46	0.74	1.20	0.38	0.64
MG05	0.89	1.27	2.16	0.46	0.76

●4素子

(単位: mm)



形式	A	B	C	D	E
MG06	0.89	1.65	2.54	0.46	0.76